

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2006年6月15日 (15.06.2006)

PCT

(10) 国際公開番号
WO 2006/062040 A1

(51) 国際特許分類:
H04B 1/16 (2006.01) H04N 5/44 (2006.01)
H04L 1/00 (2006.01)

(IGUCHI, Noritaka). 森 良輔 (MORI, Ryosuke). 八木 鉄也 (YAGI, Tetsuya). 渕藤 幸児 (SETOH, Koji). 林 大介 (HAYASHI, Daisuke). 神野 一平 (KANNO, Ippei).

(21) 国際出願番号: PCT/JP2005/022186

(74) 代理人: 中島 司朗, 外 (NAKAJIMA, Shiro et al.); 〒 5310072 大阪府大阪市北区豊崎三丁目 2 番 1 号淀川 5 番館 6 F Osaka (JP).

(22) 国際出願日: 2005年12月2日 (02.12.2005)

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(71) 出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真 1006 番地 Osaka (JP).

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

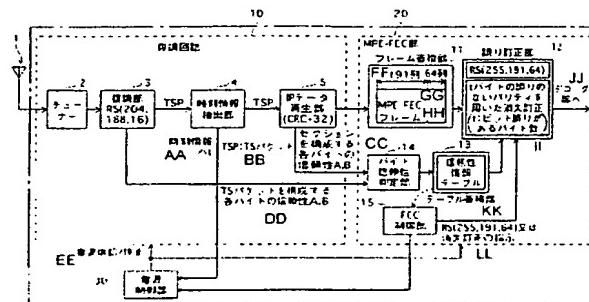
(72) 発明者: および

/続葉有]

(75) 発明者/出願人(米国についてのみ): 井口賀敬

(54) Title: RECEPTION DEVICE, INTEGRATED CIRCUIT, PROGRAM, AND RECEPTION METHOD

(54) 発明の名称: 受信装置、集積回路、プログラムおよび受信方法



- | | |
|--|---|
| 10 - DEMODULATION CIRCUIT | 11 - FRAME ACCUMULATION UNIT |
| 2- TUNER | FF- 191 COLUMNS |
| 3- DEMODULATION UNIT RS (204, 188, 16) | GG- 64 COLUMNS |
| 4 - TIME INFORMATION EXTRACTION UNIT | HH - MPE-FEC FRAME |
| 5- IP DATA REPRODUCTION UNIT (CRC-32) | 12 - ERROR CORRECTION UNIT |
| AA - TIME INFORMATION ΔI | II - DISAPPEARANCE CORRECTION |
| BB - TSP, TS PACKET | USING PARITY HAVING NO T-BYTE ERROR |
| CC - RELIABILITY A, B OF EACH OF | (I: THE NUMBER OF BYTES HAVING A BIT ERROR) |
| BYTES CONSTITUTING A SECTION | JJ - TO DECODER |
| DD- RELIABILITY A, B OF EACH OF BYTES | 14 - BYTE RELIABILITY JUDGMENT UNIT |
| CONSTITUTING A TS PACKET | 13- RELIABILITY INFORMATION TABLE |
| EE- POWER SUPPLY/STOP | KK - TABLE ACCUMULATION UNIT |
| 30- POWER CONTROL UNIT | 15 - FEC CONTROL UNIT |
| 20- MPE-FEC UNIT | LL - RS (255, 191, 64) OR DISAPPEARANCE |
| | CORRECTION INSTRUCTION |

(57) Abstract: A reception device performs reception processing during a service period of a broadcast signal and is set to a power saving mode during a time other than the service period. The service period includes a first period and a second period following the first period. During the first period, an application data table of an MPE-FEC frame is transmitted and during the second period, a parity data table of an MPE-FEC frame is transmitted. An error correction unit (12) executes an error correction by the

/続葉有]

WO 2006/062040 A1



CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CL, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG). 2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:
— 國際調査報告書

MPE-FEC using the entire parity data table or a disappearance correction using the same number of parity data as the byte data where a bit error is caused. When the bit error is corrected by the error correction unit (12) which executes the disappearance correction, a power control unit (30) switches the reception circuit to the power saving mode even during the second period.

(57) 要約: 受信装置は、放送信号のサービス期間において受信処理を行い、サービス期間以外においては、省電力モードに移行する。サービス期間は、第1期間と、これに後続する第2期間とからなり、第1期間は、MPE-FECフレームのアプリケーションデータテーブルが送信される期間であり、第2期間は、MPE-FECフレームのパリティデータテーブルが送信される期間である。誤り訂正部12は、パリティデータテーブル全体を用いたMPE-FECによる誤り訂正、及び、ビット誤りが生じたバイトデータと同数のパリティデータを用いた消失訂正の何れかを実行する。誤り訂正部12が消失訂正を実行することにより、ビット誤りを訂正する場合、電源制御部30は、第2期間の途上であっても、受信回路を省電力モードに移行させる。